

TP3_DR	ITP3_D0
Z_IORQ	ITP3_D1
RAM_OE	ITP3_D2
RAM_WE	ITP3_D3
SPI_SS	ITP3_DS0
MOSI	ITP3_DS1
MISO	ITP3_DS2
SCK	G_RAM_SW
/RESET	AREF
+5V	AVCC
GND	GND
XTAL2	Z_D7
XTAL1	Z_D6
RX_DS3	Z_D5
TX_DS4	Z_D4
I2C_SCL	Z_D3
I2C_SDA	Z_D2
/Z_RD	Z_D1
/Z_WR	Z_D0
/Z_RESET	Z_CLK

A11	A10
A12	A9
A13	A8
A14	A7
A15	A6
CLK	A5
D4	A4
D3	A3
D5	A2
D6	A1
+5V	A0
D2	GND
D7	/RFSH
D0	/M1
D1	/RESET
INT1	/BUSREQ
NMI	/WAIT
HALT	/BUSACK
MREQ	/WR
IORQ	/RD

NC	+5V
A16	A15
A14	CE2
A12	/WE
A7	A13
A6	A8
A5	A9
A4	A11
A3	/OE
A2	A10
A1	/CE1
A0	D7
D0	D6
D1	D5
D2	D4
GND	D3

TP3_DR	ITP3_D0
Z_IORQ	ITP3_D1
RAM_OE	ITP3_D2
RAM_WE	ITP3_D3
SPI_SS	ITP3_DS0
MOSI	ITP3_DS1
MISO	ITP3_DS2
SCK	G_RAM_SW
/RESET	AREF
+5V	AVCC
GND	GND
XTAL2	Z_D7
XTAL1	Z_D6
RX_DS3	Z_D5
TX_DS4	Z_D4
I2C_SCL	Z_D3
I2C_SDA	Z_D2
/Z_RD	Z_D1
/Z_WR	Z_D0
/Z_RESET	Z_CLK

A11	A10
A12	A9
A13	A8
A14	A7
A15	A6
CLK	A5
D4	A4
D3	A3
D5	A2
D6	A1
+5V	A0
D2	GND
D7	/RFSH
D0	/M1
D1	/RESET
INT1	/BUSREQ
NMI	/WAIT
HALT	/BUSACK
MREQ	/WR
IORQ	/RD

NC	+5V
A16	A15
A14	CE2
A12	/WE
A7	A13
A6	A8
A5	A9
A4	A11
A3	/OE
A2	A10
A1	/CE1
A0	D7
D0	D6
D1	D5
D2	D4
GND	D3